

FIG. 2  
PRIOR ART

SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13		61	62	63
0	FA	FA	FA	FA	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
1	AC	AC	AC	AC	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
2	AC	AC	AC	AC	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
4	AC	AC	AC	AC	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
5	AC	AC	AC	AC	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
6	ED	ED	ED	ED	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
7	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
8	AC	AC	AC	AC	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
9	AC	AC	AC	AC	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
10	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
11	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
12	AC	AC	AC	AC	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
13	AC	AC	AC	AC	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
14	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
15	ES	ES	ES	ES	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3

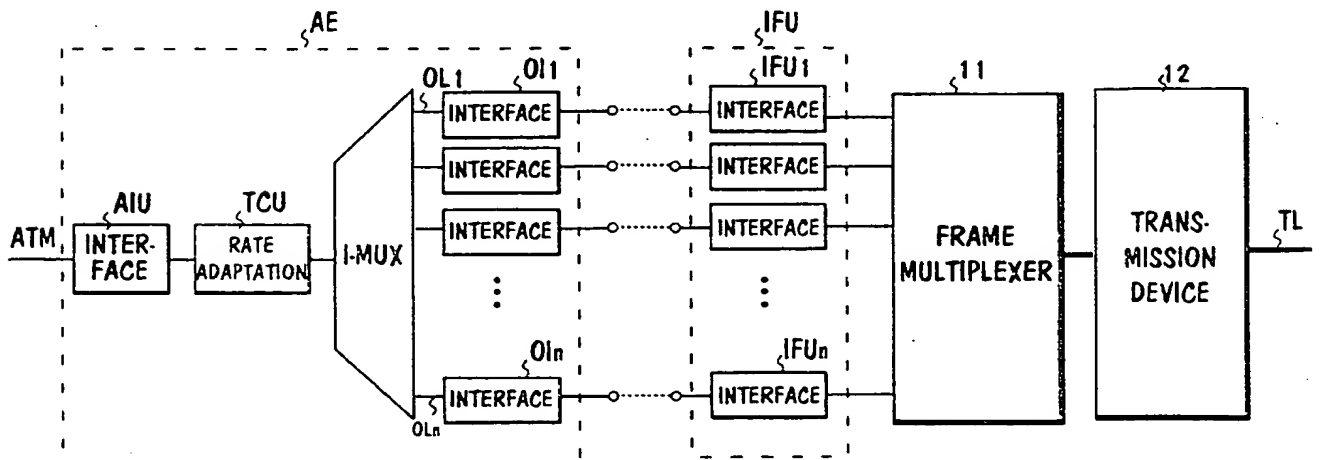


FIG. 3 PRIOR ART

002201" T886960

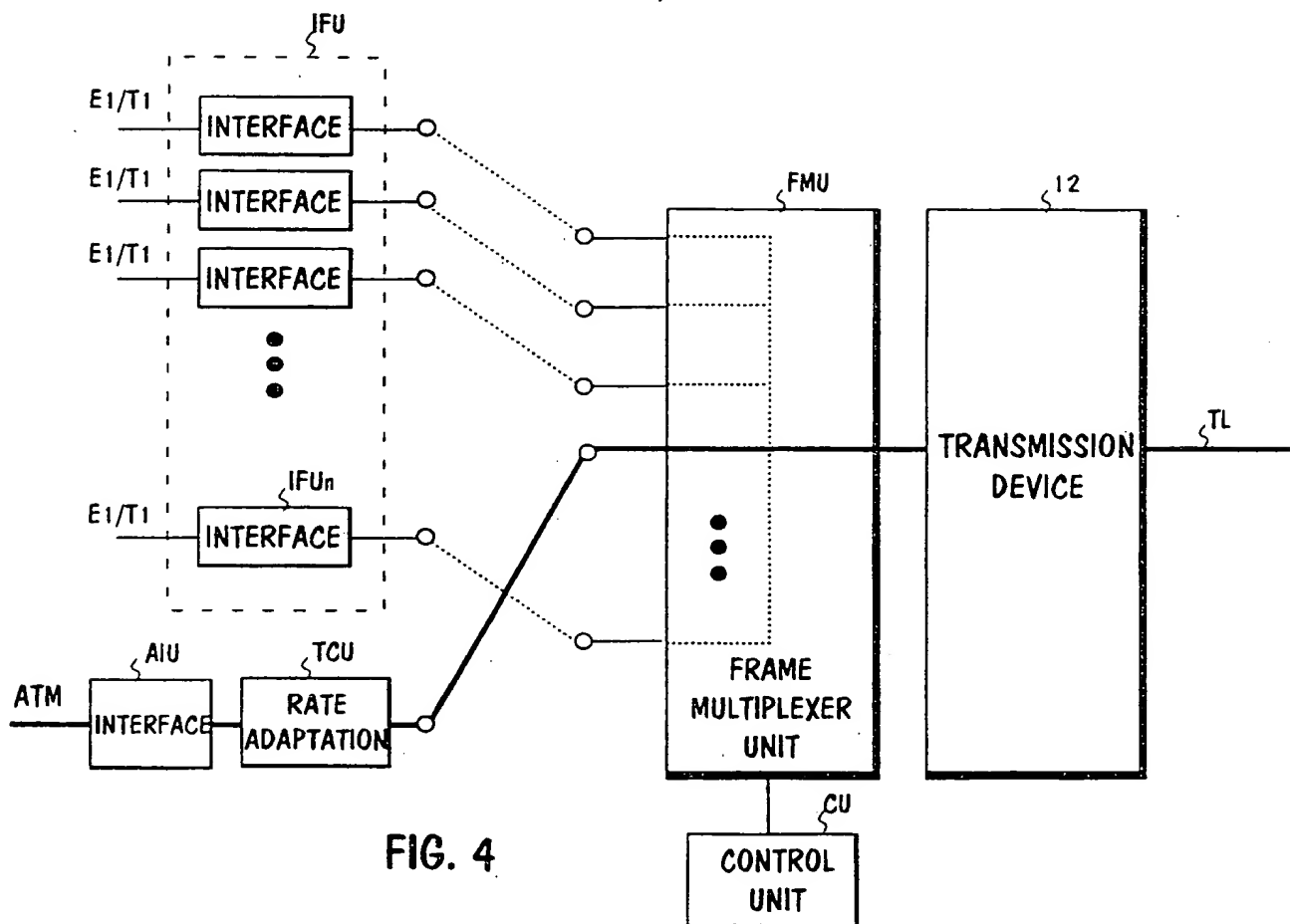


FIG. 4


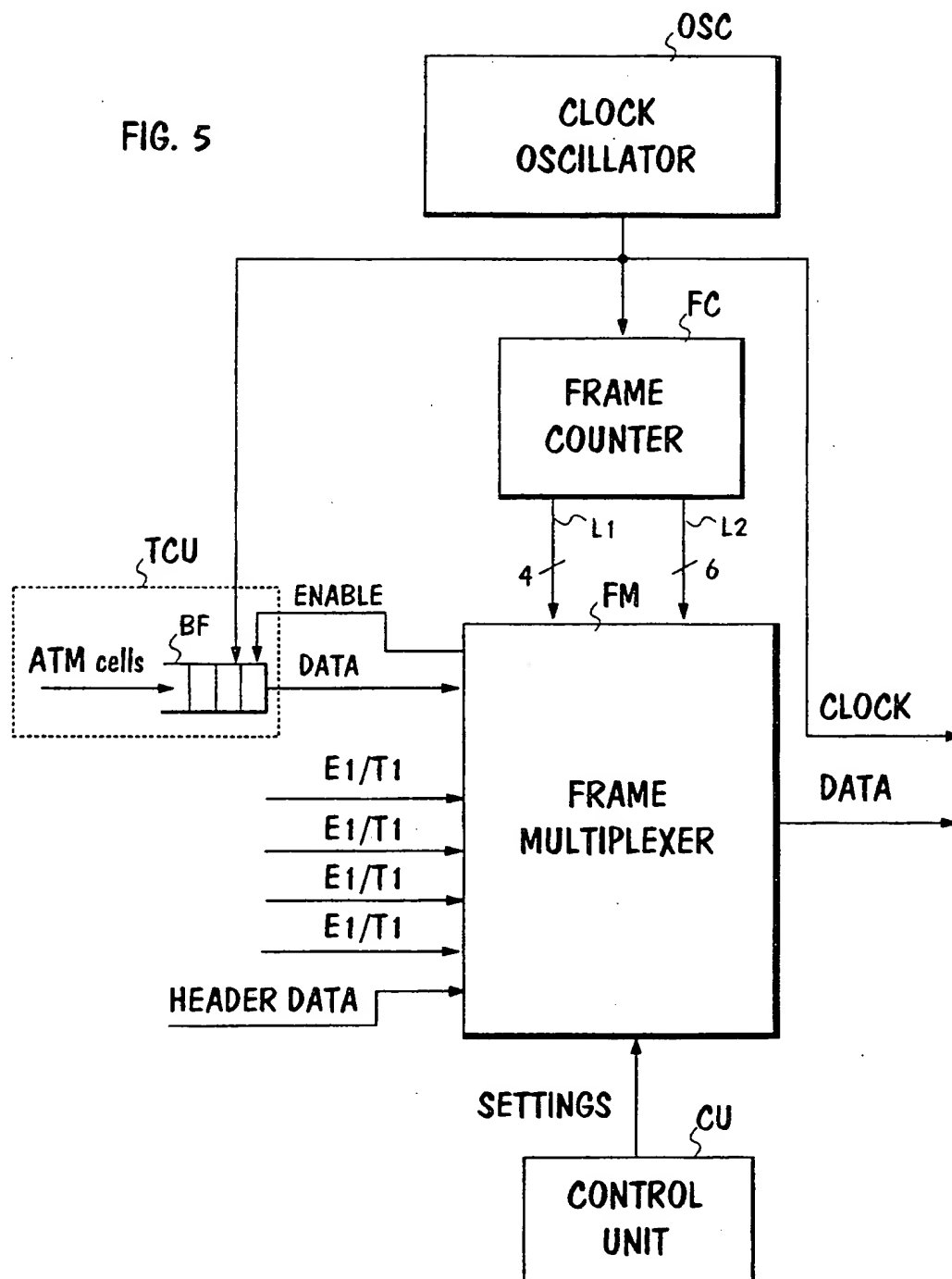
BIT NUMBER 																		
SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13		61	62	63
0	EA	FA							ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
1	7C	7C			ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
2					ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
3	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
4	7C	7C			ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
5					ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
6					ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
7	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
8					ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
9					ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
10	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
11	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
12	7C				ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
13									ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
14	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
15	7C								ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM

FIG. 6

0989891-10700

FIG. 5



002207 199809160

BIT NUMBER →

SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13		61	62	63
0	FA	FA	FA	FA	FA	FA	FA	FA	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
1	JA	JA	JA	JA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
2	AC	AC	AC	AC	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
4	JA	JA	JA	JA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
5	JA	JA	JA	JA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
6	ED	AC	AC	FA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
7	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
8	JA	JA	JA	JA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
9	AC	AC	AC	AC	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
10	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
11	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
12	AC	AC	AC	AC	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
13	JA	JA	JA	JA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
14	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
15	FS	FS	FS	FS	FS	FS	FS	FS	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3

FIG. 7